

INFORMAȚII PERSONALE


Albert-Csaba FAZAKAS

Str. Ștefan Mora, Nr. 3, Ap. 32, Cluj-Napoca, cod 400295, Romania

+40-264-401470

+40-740-421766

Albert.Fazakas@bel.utcluj.ro

Sexul Masculin | Data nașterii 25/05/1972 | Naționalitatea Română, Maghiară

EXPERIENȚA PROFESIONALĂ

- Din 2008
- 2002 – 2008
- 1999 - 2002
- 1996 - 1999

Conferențiar universitar la Departamentul de Bazele Electronicii

Șef lucrări la Catedra de Bazele Electronicii

Asistent universitar la Catedra de Bazele Electronicii

Preparator universitar la Catedra de Bazele Electronicii

Angajator: Universitatea Tehnică din Cluj-Napoca, Str. Memorandumului , nr. 28, Cluj-Napoca, cod 400114, Romania

Principalele activități și responsabilități: *Activități didactice și de cercetare*

▪ Titularul cursurilor:

- ✓ **Sisteme cu FPGA (Ro, Eng),** Specializarea: Electronică Aplicată, Anul: IV
- ✓ **Sisteme cu Circuite Reconfigurabile** Specializarea: Circuite și Sisteme Integrate, (master), Anul: I Master.
- ✓ **Sisteme Microprogramate,** Specializarea Inginerie Economică în Domeniul Electric, Electronic și Energetic, Anul III
- ✓ **Sisteme cu Circuite Integrate Analogice,** Specializarea Tehnologii și Sisteme de Telecomunicații, Anul III

▪ Alte discipline predate anterior:

- ✓ Sisteme cu Circuite Integrate Analogice
- ✓ Circuite Integrate Analogice
- ✓ Microelectronică VLSI
- ✓ Tehnici de Proiectare cu Aritmici Logice
- ✓ Tehnici de Proiectare VLSI

Decembrie 2006 – Februarie 2016

Senior Design Engineer

Angajator: Digilent RO, sucursală a Digilent inc., Pullmann, WA, US, actualmente National Instruments

Principalele activități și responsabilități: Co-proiectant hardware și software și pentru core-uri IP, dezvoltator de proiecte de testare și demo pentru plăcile de dezvoltare Genesys2 bazat pe Kintex – 325, Nexys4DDR și Nexys4 bazate pe Artix 7 – 100T, ZedBoard bazat pe ZYNQ 7020, Zybo bazat pe ZYNQ 7010, Atlys6 bazat pe Spartan6-LX45, Nexys3 bazat pe Spartan6-LX15, Genesys bazat pe Virtex5-LX50T, XUPV5, bazat pe Virtex5 – LX110T, Nexys2 bazat pe Spartan-3E

EDUCAȚIE ȘI FORMARE

2006 **Titlul științific de doctor – mențiunea Cum Laude**
Domeniul: Inginerie Electronică și Telecomunicații
Universitatea Tehnică din Cluj-Napoca

1996 **Studii Aprofundate/Master**
Specializarea: Tehnici de proiectare a circuitelor electronice complexe
Universitatea Tehnică din Cluj-Napoca, Facultatea de Electronică și Telecomunicații

1995 **Inginer electronist**
Specializarea Electronică Aplicată

COMPETENTE PERSONALE

Limba maternă

Maghiară

Alte limbi străine cunoscute

	INTELEGERE		VORBIRE		SCRIERE
	Ascultare	Citire	Participare la conversație	Discurs oral	
Engleză	B1	B2	B2	B2	B1
Germană	A1	A1	A1	A1	A1

Niveluri: A1/A2: Utilizator elementar - B1/B2: Utilizator independent - C1/C2: Utilizator experimentat
 Cadrul european comun de referință pentru limbi străine

Competențe de comunicare

- abilități de comunicare,
- creativitate,
- spirit de echipă,
- abilitate de a lucra cu studenți din toate mediile sociale/culturale

Competențe organizaționale/manageriale

- Experiență în coordonarea unui grup internațional de studenți, din Finlanda, Olanda și România pentru concursul de sisteme embedded Artemis Orchestra 2009, experiență în coordonarea grupurilor de studenți români pentru concursurile Artemis Orchestra 2007, 2008
- 2010 – 2012 – membru în Consiliul profesoral al Facultății de Electronică, Telecomunicații și Tehnologia Informației
- 2006-2009 - Responsabil al activităților de cooperare cu HAMK University of Applied Sciences, Finlanda, secțiunea Computer Sciences
- 1998 – 2008 Responsabil elaborarea orarului Facultății de Electronică, Telecomunicații și Tehnologia Informației
- abilități de structurare,
- capacitate de sinteză,
- autonomie în activitate

Competențe dobândite la locul de muncă

- analiza și proiectarea circuitelor electronice și a sistemelor digitale
- utilizarea de medii software de proiectare, modelare și simulare specifice: OrCAD, Protel, LTSpice, Spice3f4, medii pentru Circuite Digitale Reconfigurabile (CPLD/FPGA): Xilinx Vivado, Xilinx Vitis, Xilinx ISE Suite, Actel Libero IDE, medii de dezvoltare ASM și C pentru microcontrolere: Atmel și PIC: MPLab IDE, Arduino IDE, Codewarrior for Motorola (Freescale).

Competențe digitale

- 1998 – 2008 - Administrator de rețea a Catedrei de Bazele Electronicii.
- Administrare Windows NT/2000/2003 Server/Active Directory, instalare, configurare Windows 9X/2K/XP/7/10, administrare Linux, utilizare pachetul Microsoft Office 2003/2007/2010/2013/365
- Programe CAD specifice domeniului: Proiectare și simulare circuite

Alte informații

- Autor/coautor la 3 cărți;
- 62 articole (din care 19 indexate ISI, 24 indexate BDI);
- 43 citări ISI
- 14 citări BDI
- 17 proiecte de cercetare (2 proiecte internaționale – membru; 15 proiecte naționale – membru)

Data,
28.01.2025

Semnătura,
Fazakas Albert-Csaba